

ZAGADNIENIA DO KOŁOKWIUM Z MULTIPLEKSERÓW I DEMULTIPLEKSERÓW

Multiplexery, demultiplexery – budowa, symbole graficzne, sposoby projektowania. Znajomość układów scalonych ‘151 i ‘155. Projektowanie jedno- i wielowyjściowych układów kombinacyjnych zbudowanych w oparciu o multiplexery i demultiplexery (np. realizujących funkcje kanoniczne postaci sumacyjnej i iloczynowej). Projektowanie układów z wykorzystaniem multiplexerów, demultiplexerów.

LITERATURA:

1. J. Pieńkoś, J. Turczyński, *Układy scalone TTL w systemach cyfrowych*
2. W. Głodzki, L. Grabowski, *Pracownia podstaw techniki cyfrowej, WSiP, Warszawa 1998*
3. W. Głodzki, *Układy cyfrowe, Wyd. II, WSiP, Warszawa 1998*
4. J. Kalisz, *Podstawy elektroniki cyfrowej (wydanie trzecie)*, WKŁ, Warszawa 1998
5. Instrukcja do ćwiczeń: <http://layer.uci.agh.edu.pl/maglay/wrona>