

ZAGADNIENIA DO KOŁOKWIUM Z MULTIPLEKSERÓW, DEMULTIPLEKSERÓW I REJESTRÓW

Multipleksery, demultipleksery – budowa, symbole graficzne, sposoby projektowania. Projektowanie jedno- i wielowyjściowych układów kombinacyjnych zbudowanych w oparciu o multipleksery i demultipleksery. Rejestry – budowa, zasada działania, sposoby wpisywania słowa dwójkowego do rejestru i sposoby wyprowadzania słowa z rejestru. Różne typy rejestrów SIPO, PISO, PIPO, SISO. Zasady łączenia rejestrów w układy o zwiększonej pojemności. Projektowanie układów z wykorzystaniem multiplekserów, demultiplekserów i rejestrów.

LITERATURA:

1. [Teoria \(multipleksery, rejestry\) - dr inż. E. Jamro](#)
2. J. Kalisz, *Podstawy elektroniki cyfrowej (wydanie trzecie)*, WKŁ, Warszawa 1998
3. W. Głodzki, L. Grabowski, *Pracownia podstaw techniki cyfrowej, WSiP, Warszawa 1998*
4. B. Willkinson, *Układy cyfrowe*, Warszawa WKŁ 2000
5. W. Głodzki, *Układy cyfrowe, Wyd. II, WSiP, Warszawa 1998*
6. J. Pieńkoś, J. Turczyński, *Układy scalone TTL w systemach cyfrowych*
7. [Zestaw projektów laboratoryjnych - dr inż. E. Jamro](#)